**Ödev Problemler:**

**P1) Fiziksel bellekte 07200H adresinden itibaren art arda oturan 20 bytelık verinin çift adreste oturanlarını 1’e tümleyenini alarak, tek adreste oturanların ise 2’ye tümleyenini (2’s complement) alarak bellekte 07300H adresinden itibaren geriye doğru yerleştiriniz.**

**P2) 1’den 23’e kadar olan sayıların karelerini bellekte 07400H adresinden itibaren belleğe 2’şer byte olarak yerleştiriniz ve bu karesel değerlerin toplamını bellekte en son karesel değerin peşine yerleştiriniz.**

**P3) Fiziksel bellekte 07200H adresinde bulunan 16 bitlik sayının tamamı için parity kontrolü yapılmak istenmektedir. Eğer bu sayı çift sayıda lojik-1 içeriyorsa AX registerine 0001H değeri, tek sayıda**  **lojik-1 içeriyorsa AX registerine 0000H değeri yükleyen program parçasını yazınız.**

**Rapor İçeriği**

• 2. sayfadaki deney kapağını kullanarak, hazırladığınız program kod çıktısını (ve varsa yazmak istediğiniz açıklamaları) rapor halinde teslim ediniz.

**Uyarı**

* Programlar, **12.03.2019** Salı günü, saat **16:00-17:30** arasında A234 No’lu Mikroişlemciler Laboratuvarı’nda bireysel olarak EMU8086 emülatör üzerinde sunulacaktır.
* Emülatör üzerinde sunulmayan/gösterilmeyen ödevlere ilişkin raporlar kesinlikle teslim alınmayacaktır.

**İstanbul Ticaret Üniversitesi**

**Mühendislik Fakültesi**

**Bilgisayar Mühendisliği Bölümü**

**BIL382 Mikroişlemcili Sistem Lab.**

**Ödev Rapor No: 2**

**DENEY ADI :**

**HAZIRLAYAN :**

**TESLİM TARİHİ :**