

## ELEKTRONİK LABORATUVARI HAFTALIK PLAN

14.02.20	21.02.20	28.02.20	06.03.20	13.03.20	20.03.20	27.03.20	03.04.20	10.04.20	17.04.20	24.04.20	01.05.20	08.05.20	15.05.20
DERS TANITIMI grupların oluşturulması	TÜM GRUPLAR	TÜM GRUPLAR	TÜM GRUPLAR	G1-D4	G1-D5	G1-D6	ARASINAV	G1-D7	G1-D8	G1-D9	RESMİ tatil	G1-BAY	G1-BAY
	DENEY-1	DENEY-2	DENEY-3	G2-D5	G2-D6	G2-D7		G2-D8	G2-D9	G2-BAY		G2-BAY	G2-D4
				G3-D6	G3-D7	G3-D8		G3-D9	G3-BAY	G3-BAY		G3-D4	G3-D5
				G4-D7	G4-D8	G4-D9		G4-BAY	G4-BAY	G4-D4		G4-D5	G4-D6
				G5-D8	G5-D9	G5-BAY		G5-BAY	G5-D4	G5-D5		G5-D6	G5-D7
				G6-D9	G6-BAY	G6-BAY		G6-D4	G6-D5	G6-D6		G6-D7	G6-D8
				G7-BAY	G7-BAY	G7-D4		G7-D5	G7-D6	G7-D7		G7-D8	G7-D9
				G8-BAY	G8-D4	G8-D5		G8-D6	G8-D7	G8-D8		G8-D9	G8-BAY

↓

PROJELERİN  
İLANI

↓

PROJE EWB  
DOSYALARININ  
TESLİMİ

↓

PROJELERİN  
TESLİMİ VE SUNUMU

Deneysel Yarım Dalga Doğrultucu ve Filtre Devresi
Deneysel OPAMP'lı DAC Devresi
Deneysel BJT Karakteristikleri
Deneysel Köprü diyotlu doğrultucu ve filtre devresi
Deneysel Üç terminalli voltage regülatör
Deneysel OPAMP'lı integral alma devresi
Deneysel OPAMP'lı karşılaştırıcı ve PWM uygulaması
Deneysel OPAMP'lı pencere tipi karşılaştırma
Deneysel Schmitt Trigger ve kare dalga osilatörü